

## FIȘA DISCIPLINEI

### 1. Date despre program

1.1 Instituția de învățământ superior	Universitatea Tehnică din Cluj-Napoca
1.2 Facultatea	Facultatea de Electronică, Telecomunicații și Tehnologia Informației
1.3 Departamentul	Bazele Electronicii
1.4 Domeniul de studii	Inginerie electronică, telecomunicații și tehnologii informaționale
1.5 Ciclul de studii	Licență
1.6 Programul de studii / Calificarea	Electronică Aplicată
1.7 Forma de învățământ	IF – învățământ cu frecvență
1.8 Codul disciplinei	27.00

### 2. Date despre disciplină

2.1 Denumirea disciplinei	Sisteme cu circuite integrate digitale						
2.2 Aria de conținut	Arie teoretică Arie metodologică Arie de analiză						
2.3 Responsabil de curs	Șl. dr. ing. Paul FARAGO – paul.farago@bel.utcluj.ro						
2.4 Titularul activităților de seminar / laborator / proiect	Șl. dr. ing. Paul FARAGO Conf. dr. ing. Botond KIREI						
2.5 Anul de studiu	II	2.6 Semestrul	2	2.7 Tipul de evaluare	E	2.8 Regimul disciplinei	DID/DOB

### 3. Timpul total estimat

3.1 Număr de ore pe săptămână	4	din care: 3.2 curs	2	3.3 seminar / laborator	2
3.4 Total ore din planul de învățământ	56	din care: 3.5 curs	28	3.6 seminar / laborator	28
Distribuția fondului de timp					ore
Studiul după manual, suport de curs, bibliografie și notițe					40
Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren					-
Pregătire seminarii / laboratoare, teme, referate, portofolii și eseuri					28
Tutoriat					3
Examinări					3
Alte activități: .....					-
3.7 Total ore studiu individual	74				
3.8 Total ore pe semestru	130				
3.9 Numărul de credite	5				

### 4. Precondiții (acolo unde este cazul)

4.1 de curriculum	Circuite Integrate Digitale
4.2 de competențe	Semnale electrice, conectarea componentelor pasive, relații și teoreme de circuite electrice, comportarea în timp și frecvența a condensatorului și bobinei, reprezentarea răspunsului în frecvența

### 5. Condiții (acolo unde este cazul)

5.1. de desfășurare a cursului	
5.2. de desfășurare a seminarului / laboratorului / proiectului	

### 6. Competențele specifice acumulate

Competențe profesionale	<p><b>C1. Utilizarea elementelor fundamentale referitoare la dispozitivele, circuitele, sistemele, instrumentația și tehnologia electronică</b></p> <p>C1.4 Utilizarea instrumentelor electronice și a metodelor specifice pentru a caracteriza și evalua performanțele unor circuite și sisteme electronice</p> <p><b>C2. Aplicarea metodelor de bază pentru achiziția și prelucrarea semnalelor</b></p> <p>C2.3 Utilizarea mediilor de simulare pentru analiza și prelucrarea semnalelor</p> <p>C2.4 Utilizarea de metode și instrumente specifice pentru analiza semnalelor</p> <p>C2.5 Proiectarea de blocuri funcționale elementare de prelucrare digitală a semnalelor cu implementare hardware și software</p>
Competențe transversale	<p>CT1 Analiza metodică a problemelor întâlnite în activitate, identificând elementele pentru care există soluții consacrate, asigurând astfel îndeplinirea sarcinilor profesionale</p> <p>CT3 Adaptarea la noile tehnologii, dezvoltarea profesională și personală, prin formare continuă folosind surse de documentare tipărite, software specializat și resurse electronice în limba română și, cel puțin, într-o limbă de circulație internațională</p>

### 7. Obiectivele disciplinei (reieșind din grila competențelor specifice acumulate)

7.1 Obiectivul general al disciplinei	Dezvoltare de competente privind utilizarea dispozitivelor electronice.
7.2 Obiectivele specifice	<ol style="list-style-type: none"> <li>1. Înțelegerea conceptelor de baza privind sistemele realizate cu circuite integrate digitale.</li> <li>2. Dezvoltarea de deprinderi și abilități necesare pentru utilizarea circuitelor integrate digitale în sistemele electronice.</li> <li>3. Dezvoltarea de deprinderi și abilități necesare pentru analiza și proiectarea sistemelor cu circuite digitale.</li> </ol>

### 8. Conținuturi

8.1 Curs	Metode de predare	Observații
1. Introducere în Sisteme cu Circuite Integrate Digitale. Tranzistorul MOS. Funcționarea și caracteristicile tranzistorului MOS.	Expunere, conversație euristica, exemplificare, problematizare, exercițiu didactic, studiul de caz, evaluare formativă	Se utilizează prezentări .ppt, videoproiector, tabla
2. Structuri interne de circuite digitale CMOS. Inversorul CMOS și portile logice fundamentale.		
3. Circuite combinatoriale și secvențiale realizate în tehnologie VLSI CMOS.		
4. Analiza performanțelor circuitelor CMOS. Timpi de propagare și putere disipată		
5. Metode de optimizare a performanțelor de viteză pentru circuitele CMOS VLSI		

6. Registre de deplasare. Structura interna si functionare.		
7. Aplicații cu registre de deplasare		
8. Operatii aritmetice. Circuite de adunare, scadere si multiplicare CMOS.		
9. Circuite aritmetice VLSI. Sumatoare, scazatoare si multiplicatoare descrise in cod VHDL. Proiectarea circuitelor de mare capacitate		
10. Memorii semiconductoare: structura si organizare. Memorii de tip ROM, PROM, EPROM, EEPROM, FLASH. Structuri si configuratii interne. Caracteristici electrice si temporale ale memoriilor		
11. Memorii RAM statice si dinamice. Structuri si caracteristici.		
12. Aplicatii cu memorii semiconductoare. Conectarea si extinderea capacitatii de memorare		
13. Arii logice programabile. Structuri PLA, PAL si FPGA.		
14. Generatoare de impulsuri. Circuite monostabile si de prelucrare a semnalelor digitale. Circuite de interfata si afisaj		
<p><b>Bibliografie</b>            Sorin Hintea, Gabor Csipkes, Doris Csipkes, Paul Farago, Mihaela Cirlugea – Digital Integrated Circuits. Editura Casa Cărții de Știință, Cluj-Napoca, 2017            Sorin Hintea, Mihaela Cirlugea, Lelia Festila. Circuite Integrate Digitale. Editura UT Press, Cluj-Napoca, 2005            Gheorghe Toacse, Dan Nicula, Electronică Digitală, Editura Tehnică 2005            J. Wakerly – Digital Design, Principle &amp; Practices, Prentice Hall, 1999            Rabaey J.M., Chandrakasan A., Nikolic B. Digital Integrated Circuits. A design perspective. Prentice Hall, 2003.            Weste N.H.E, Harris D. CMOS VLSI Design. A Circuits and Systems Perspective. Pearson Addison Wesley, 2005.            H. Kaeslin, “Digital Integrated Circuit Design From VLSI Architecture to CMOS Fabrication”, Cambridge University Press, 2008.            C. H. Roth, L.K. John, “Digital System Design using VHDL”, Cengage Learning, 2008.            Ercegovac, M., Lang T., Moreno J. Introduction to Digital Systems. John Wiley &amp; Sons Inc, New-York, 1999</p>		
<b>8.2 Seminar / laborator / proiect</b>	<b>Metode de predare</b>	<b>Observații</b>
Laborator	Demonstratia si experimentul didactic, exercitiul didactic, lucrul in echipa	Se utilizeaza aparatura de laborator, montaje experimentale, calculator, tabla
1. Introducere în mediul CAD		
2. Inversorul CMOS.		
3. Porți logice CMOS		
4. Poarta de transmisie. Circuite logice cu porți de transmisie.		
5. Registre de deplasare. Aplicații.		
6. Memorii RAM. Aplicații.		
7. Recuperări lucrări laborator, verificare/testare laborator.		
Proiect		
1. Introducere în mediul de descriere VHDL		
2. Descrierea VHDL și simularea porților logice elementare		

3. Descrierea structurală în VHDL		
4. Descrierea comportamentală în VHDL		
5. Descrierea VHDL a numărătoarelor și registrelor de deplasare. Descrierea automatelor de stare.		
6. Descrierea VHDL a memoriilor. Aplicații cu memorii.		
7. Susținerea proiectului, evaluare		
<b>Bibliografie</b> Gabor Csipkes, Doris Csipkes, Sorin Hintea, Mihaela Cîrlugea - "Circuite integrate digitale: culegere de probleme", editura UT Press 2011 C. Rus, S.Hintea, Doris Csipkes. Circuite integrate digitale.Structuri interne. Indrumator de laborator. U.T. Press, Cluj-Napoca, 2006 Paul Farago, Botond Kirei, Gabor Csipkes, Sorin Hintea - DESCRIEREA IN VHDL A SISTEMELOR CU CIRCUITE INTEGRATE DIGITALE - Indrumator de Proiectare si Simulare. Editura U.T.PRESS, Cluj-Napoca, 2014		

**9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatorilor reprezentativi din domeniul aferent programului**

<p>Continutul disciplinei si competentele achizitionate corespund asteptarilor organizatiilor profesionale de profil (de ex. ARIES) si firmelor de profil la care studentii isi desfasoara stagiile de practica si/sau ocupa un loc de munca, precum si organismelor nationale de asigurarea a calitatii (ARACIS).</p>
--

**10. Evaluare**

Tip activitate	10.1 Criterii de evaluare	10.2 Metode de evaluare	10.3 Pondere din nota finală
10.4 Curs	Nivelul achiziției cunoștințelor teoretice si nivelul deprinderilor dobândite	- Examen scris de evaluare sumativă (tratate subiecte teoretice, rezolvare probleme)	- E, max 10 pct, 2/3
10.5 Laborator/Proiect	Nivelul abilităților dobândite	- Evaluare formativa continua - Test practic de laborator – conditie de promovare a laboratorului - Sustinere proiect	- P, max. 10 pct, 1/3
10.6 Standard minim de performanță			
L ≥ admis, P ≥ 5 si E ≥ 5 si 2E/3+P/3 ≥ 5			

Data completării:	Titulari	Titlu Prenume NUME	Semnătura
zz.II.aaaa	Curs	Șl. dr. ing. Paul FARAGO	
	Aplicații	Șl. dr. ing. Paul FARAGO	
		Conf. dr. ing. Botond KIREI	

Data avizării în Consiliul Departamentului BE	Director Departament BE
_____	Prof.dr.ing. Sorin HINTEA
Data aprobării în Consiliul Facultății ETTI	Decan
_____	Prof.dr.ing. Gabriel OLTEAN