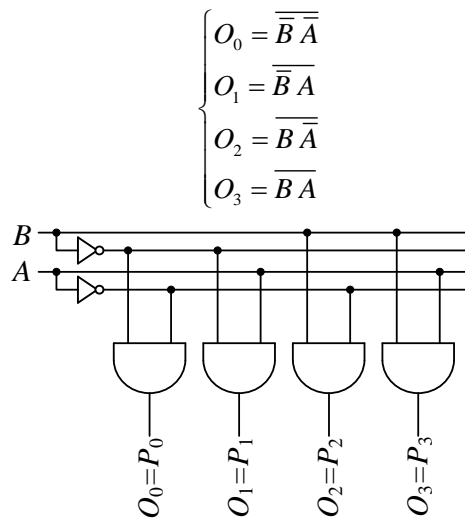


## Laborator 2 – Aplicatii cu porti logice

1. Sa se implementeze un MUX2:1 cu porti logice elementare.

$$f_{\text{MUX2:1}} = ab + \bar{a}c$$

2. Sa se realizeze un DCD2:4 cu porti logice elementare.



3. Sa se realizeze functia cu porti elementare.

$$f = p_0 + p_1 + p_3 + p_6 + p_7$$

Se vor folosi circuitele integrate:

4011, 4071, 4081