

Laborator 3 – Multiplexoare / Demultiplexoare

1. Sa se implementeze cu MUX8:1 functia:

$$f = p_1 + p_3 + p_4 + p_5 + p_6$$

1. Sa se realizeze aceeași funcție cu MUX4:1 și porți NAND cu două intrări dacă e necesar.
2. Sa se realizeze aceeași funcție cu MUX2:1 și porți NAND cu două intrări dacă e necesar.
3. Sa se realizeze aceeași funcție doar cu MUX2:1.
4. Sa se realizeze aceeași funcție cu DMUX8:1 și porți OR cu două intrări.

Se vor folosi circuitele integrate:
4051, 4052, 4053, 4011, 4071.